



功能简介:

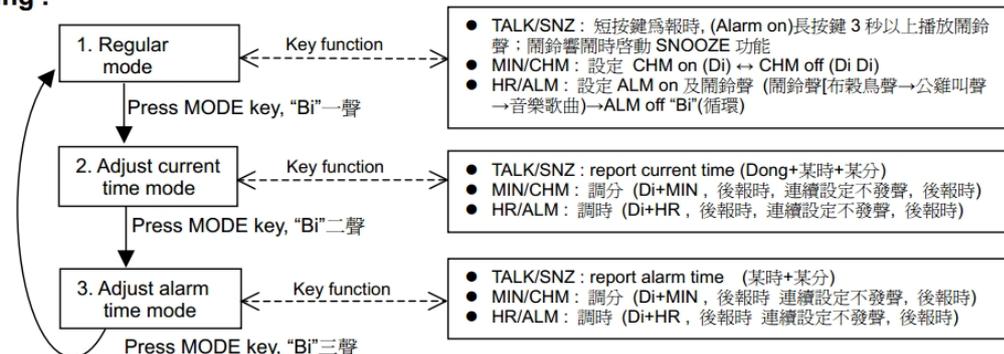
- 1、时间有 12 小时制与 24 小时制，通过 Option 选择。
- 2、闹铃声为布谷鸟声、公鸡声之闹铃响闹句型为“闹铃声+闹铃声+报时”，重复一分钟，最后一句完整播报时间。
- 3、闹铃声为歌曲之闹铃响闹句型为“闹铃声+报时”重复播放约一分钟，最后一句完整播放。
- 4、闹铃具有贪睡功能（SNOOZE）。闹铃响闹时按 Talk/SNZ 键可中止闹铃并启动贪睡功能，按其它键则中止闹铃不启动贪睡功能。
- 5、SNOOZE 间隔时间为 5 分钟，响闹的次数最多为 6 次。
- 6、通过 Option 选择：24 整点报时、16 整点报时、无整点报时：
第一种 CHM1 为一天 24 小时整点皆报时；（共 24 个整点播报）
第二种 CHM2 为一天仅上午 6：00 到晚上 9：00 整点报时。（共 16 个整点播报）
第三种为无整点报时
- 7、SN 启动后，按任意键（除了 Talk/SN 键外）均可取消 SN 功能。
- 8、正常模式且有整点报时功能时，按 Min/CHM 可设定开启或关闭整点报时功能。正常模式且没有整点报时功能时，按 Min 键无作用。
- 9、正常模式按 Hr/ALM 键可设定闹铃声与闹铃开启或关闭。设定为有闹铃声时，播放闹铃声且 LCD 会显示闹铃时间，闹铃功能为开启，闹铃声播放完后恢复显示正常时间。设定无闹铃声时，闹铃功能为关闭，播报“Di”
- 10、设定时间，调整小时与分钟会播报小时与分钟，有连续调整功能，连续调整时不发声。时间调整完毕 3 秒钟不动作会播报：“Dong+某时+某分”，并离开设定时间模式，离开瞬间发“Di”声。
- 11、正常模式且 Alarm on 时，按住 TALK 键 3 秒后播放闹铃声，Alarm off 时无闹铃声，无此功能。

闹铃声:

Code	Description	Alarm
	中文说话手表	公鸡声、五首歌曲
	英文说话手表	DiDiDi、布谷鸟声、公鸡声、三首歌曲
	俄文说话手表	布谷鸟声、公鸡声、一首歌曲
	法文带背光说话表	DiDiDi、布谷鸟声、一首歌曲
	西班牙文带背光说话表	DiDiDi、布谷鸟声、一首歌曲

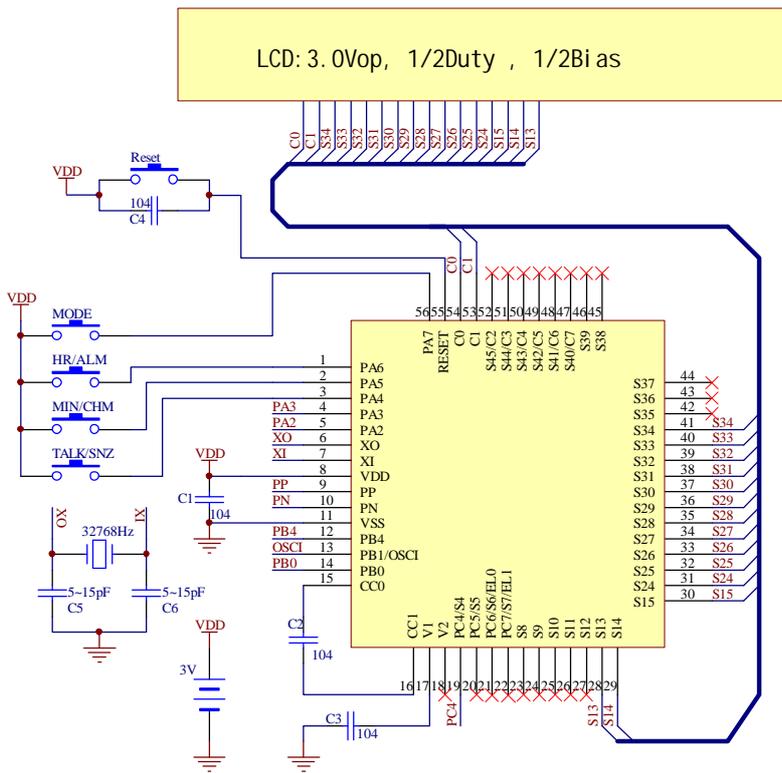
流程图:

Operating .

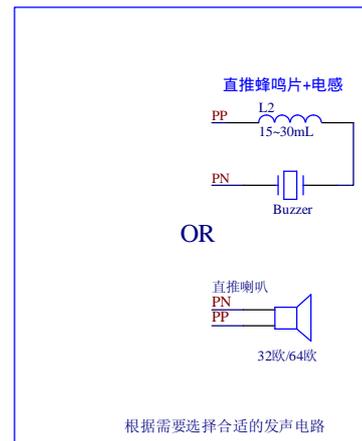




DL1103系列 (多种语言讲话表)

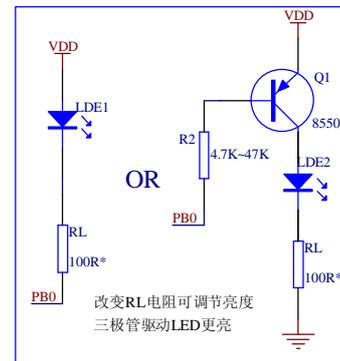


声音输出电路

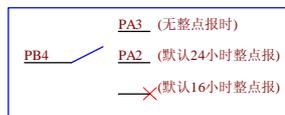


根据需求选择合适的发声电路

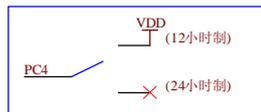
背光灯驱动线路(不做背光去掉此部分电路)



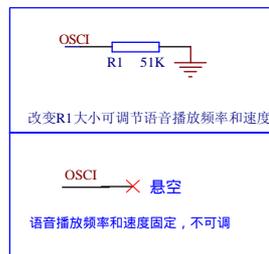
整点报时选项:



12/24小时制选项



主频线路



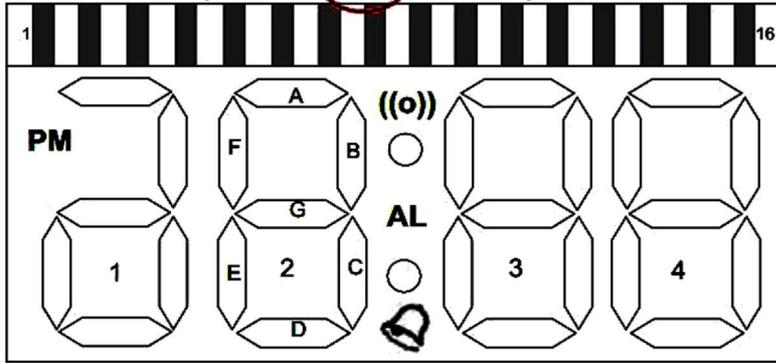
- 1、电池一定要打紧, 不要发生弹跳, 如电池弹跳, 为避免复位, 可把C1加大为10UF (贴片106), C1电容尽量靠近IC;
- 2、C4复位电容可根据生产要求省掉;
- 3、通过调配石英PP值达到走时精准, 可省掉C5和C6电容; 建议使用0到-20PPM石英。

备注: 电路中的元件参数可能需要根据实物调整



2COM

LCD information (Standard **2COM** x 14 SEG)



Pin	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16
	-	S34	S33	S32	S31	S30	S29	S28	S27	S26	S25	S24	S15	S14	S13	COM0
	COM1	AL	AD EG1	B1	F2	A2	B2	COL	F3	AD3	B3	F4	A4	B4	((o))	-

1. Display type : TN
2. Operation Voltage : 3.0V
3. Viewing direction : 6 o'clock
4. Driving method : 1/2Duty, 1/2 Bias
5. = ALM flag, ((o)) = CHM flag

Pads Assignment

No.	Name	X	Y	No.	Name	X	Y	No.	Name	X	Y
1	PA6	-767.70	723.60	21	PC6_S6_EL0	-147.60	-723.60	41	S34	767.70	391.50
2	PA5	-767.70	615.60	22	PC7_S7_EL1	-48.60	-723.60	42	S35	767.70	496.80
3	PA4	-767.70	512.10	23	S8	50.40	-723.60	43	S36	767.70	602.10
4	PA3	-767.70	408.60	24	S9	149.40	-723.60	44	S37	767.70	723.60
5	PA2	-767.70	306.90	25	S10	248.40	-723.60	45	S38	658.80	723.60
6	XO	-767.70	212.40	26	S11	347.40	-723.60	46	S39	555.75	723.60
7	XI	-767.70	117.90	27	S12	446.40	-723.60	47	S40_C7	452.25	723.60
8	VDD	-767.70	23.40	28	S13	545.40	-723.60	48	S41_C6	352.80	723.60
9	PP	-767.70	-71.10	29	S14	646.20	-723.60	49	S42_C5	253.80	723.60
10	PN	-767.70	-165.60	30	S15	767.70	-723.60	50	S43_C4	154.80	723.60
11	VSS	-767.70	-260.10	31	S24	767.70	-597.60	51	S44_C3	55.80	723.60
12	PB4	-767.70	-359.10	32	S25	767.70	-480.60	52	S45_C2	-43.20	723.60
13	PB1_OSCI	-767.70	-471.61	33	S26	767.70	-375.30	53	C1	-142.20	723.60
14	PB0	-767.70	-597.60	34	S27	767.70	-275.40	54	C0	-241.20	723.60
15	CC0	-767.70	-723.60	35	S28	767.70	-180.90	55	RESET	-340.20	723.60
16	CC1	-647.10	-723.60	36	S29	767.70	-86.40	56	PA7	-439.20	723.60
17	V1	-543.60	-723.60	37	S30	767.70	8.10				
18	V2	-444.60	-723.60	38	S31	767.70	102.60				
19	PC4_S4	-345.60	-723.60	39	S32	767.70	197.10				
20	PC5_S5	-246.60	-723.60	40	S33	767.70	291.60				

*The IC substrate should be connected to Vss in the PCB layout artwork.

